

■ 広範な言語サポート

- SystemVerilog/Verilog/VHDL/SystemC/EDIF
- アサーション (SVA、PSL、OVA、OVL)
- OVM/UVM/OS-VVMライブラリ
- Matlab/Simulinkインタフェース
- Keysight SystemVueインタフェース

Verification Platform
that grows with
your requirements.

System Interfaces
MATLAB®, SystemVue®

Debugging Mixed-Language
IDE, Code tracing, Waveform, Dataflow

Metrics Coverage, Assertions
Code & Functional Coverage, SVA/PSL/OVA

Test Automation TLM, RTL, Gate-Level
SystemVerilog, SystemC, UVM, C/C++

Simulation Mixed-Language, Mixed-Signal, HW/SW
Verilog, Verilog-AMS, VHDL

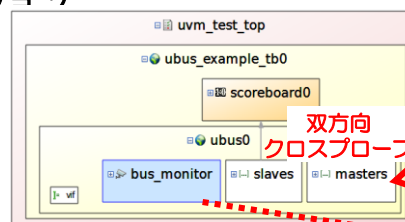
■ 高速シミュレーション

- シングルカーネル・アーキテクチャ、シミュレーション最適化エンジンを搭載
- マルチコアCPUによる加速
- ハードウェア・アシスト・シミュレーション

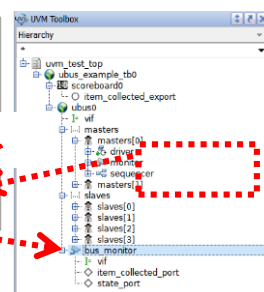
■ デバッグ、解析機能

- 波形表示/比較/ソースリンク
- コード/ファンクション・カバレッジ
- Xトレース、アドバンスドデータフロー
- クラス階層の可視化機能
- UVMグラフィカルデバッグツール等

UVM Graph



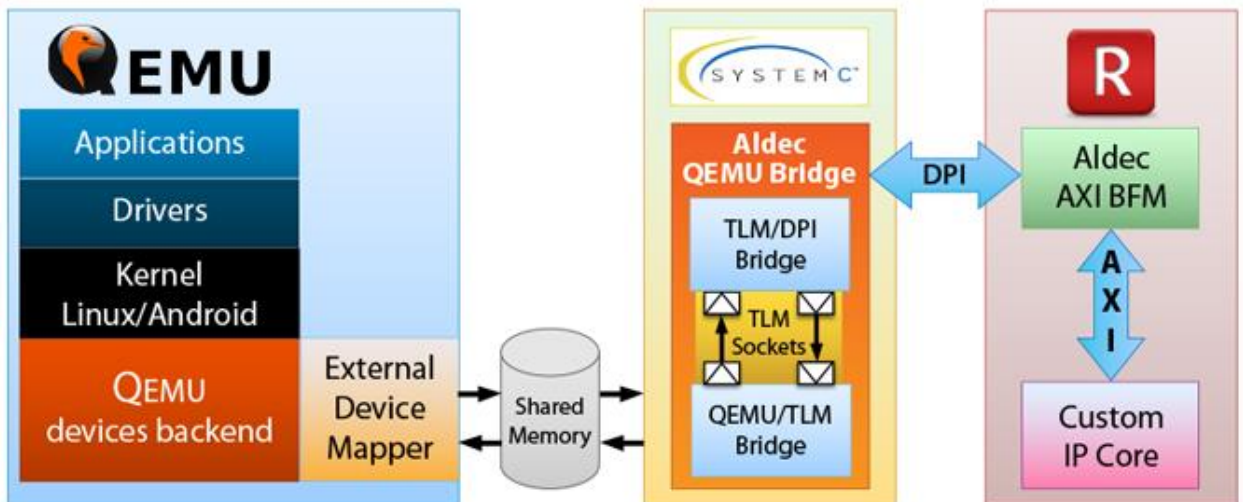
UVM Toolbox



■ Windows、Linux OS の両方で32/64bit をサポート

QEMU 協調シミュレーション

アルデックが提供するQEMU Bridgeで、Riviera-PROとXilinx社が提供しているMicroblaze、Zynqおよび Zynq UltraScale+用QEMUを接続し、HW/SW協調検証環境を実現



・商品ページは[コチラ](#)から

・お問合せは[コチラ](#)から